

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-366917  
(43)Date of publication of application : 20.12.2002

(51)Int.Cl.

G06K 19/07  
B42D 15/10  
G06K 19/077

(21)Application number : 2001-172049

(71)Applicant : HITACHI LTD

(22)Date of filing : 07.06.2001

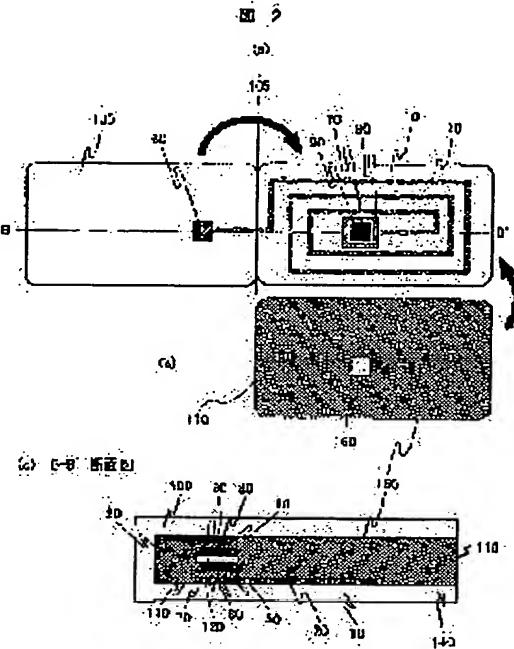
(72)Inventor : SATO AKIRA  
SAMEJIMA KENJI  
TASE TAKASHI

## (54)IC CARD INCORPORATING ANTENNA

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To realize an antenna built-in IC card which is inexpensive in the mounting of an IC chip on an antenna circuit board, is highly reliable, is not influenced by the type of an antenna structure and the size of an IC chip and is applicable in a wide range.

**SOLUTION:** An IC chip 70 in which two input-output terminals of the IC chip 70 are respectively taken out of a front face and a rear face is used. A non-contact IC card or tag where the IC chip is mounted on the antenna circuit board 10 is obtained by folding one end connection part 60 over the other end connection part 50 to be connected to upper and lower input-output terminal electrodes of the IC chip as a method for connecting a conductor pattern 20 for an antenna to the two input-output terminals.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-366917

(P2002-366917A)

(43)公開日 平成14年12月20日 (2002.12.20)

(51)Int.Cl.  
G 0 6 K 19/07  
B 4 2 D 15/10  
G 0 6 K 19/077

識別記号  
5 2 1

F I  
B 4 2 D 15/10  
C 0 6 K 19/00

5 2 1  
H  
K

マーク(参考)

2 C 0 0 6

5 B 0 3 6

K

審査請求 未請求 請求項の数 5 O.L. (全 8 頁)

(21)出願番号 特願2001-172049(P2001-172049)

(22)出願日 平成13年6月7日 (2001.6.7)

(71)出願人 000005108  
株式会社日立製作所  
東京都千代田区神田駿河台四丁目6番地

(72)発明者 佐藤 朗  
東京都国分寺市東恋ヶ窪一丁目280番地  
株式会社日立製作所中央研究所内

(72)発明者 鮎島 賢二  
東京都国分寺市東恋ヶ窪一丁目280番地  
株式会社日立製作所中央研究所内

(74)代理人 100068504  
弁理士 小川 勝男 (外2名)

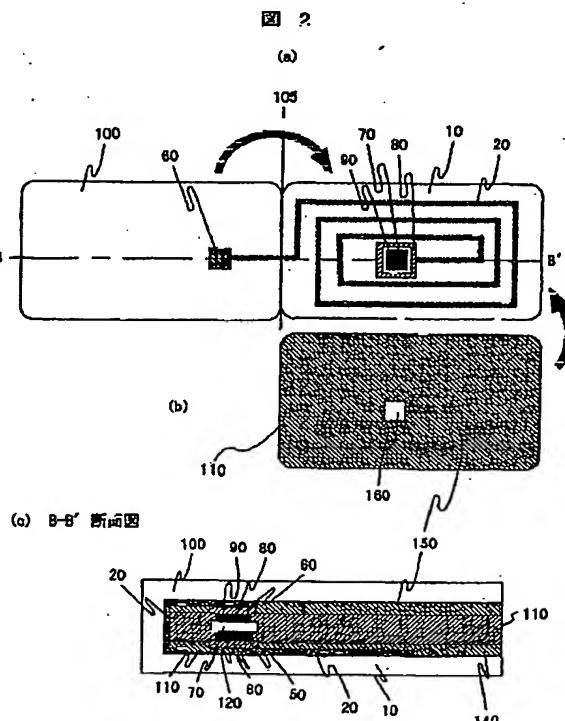
最終頁に続く

(54)【発明の名称】 アンテナを内蔵するICカード

(57)【要約】

【課題】アンテナ回路基板へのICチップの実装においては、低成本、高信頼性で、アンテナ構造の種類、ICチップのサイズにも影響されない、応用範囲が広いアンテナ内蔵ICカードを実現する。

【解決手段】ICチップ70の2つの入出力端子を、表面と裏面からそれぞれ取り出すICチップを用い、この2つの入出力端子にアンテナ用導体パターンを20接続する方法として、一方の終端接続部60を、他方の終端接続部50の上に折りたたみ、ICチップ70の上下の入出力端子電極と接続して、アンテナ回路基板10にICチップを実装した非接触ICカード或いはタグを得る。



**【特許請求の範囲】**

【請求項1】少なくとも2つの外部入出力電極をもつICチップと、上記2つの外部入出力電極に接続されたアンテナ用導体パターンとをもち、上記アンテナ用導体パターンが形成されアンテナ回路基板の少なくとも一部が上記ICチップの2つの外部入出力電極に上記アンテナ用導体パターンの端部に接続されるようにした屈曲部をもって構成されたことを特徴とするアンテナを内蔵するICカード。

【請求項2】上記ICチップが扁平状で、上記2つの外部入出力電極が上記ICチップ上及び下側にあり、上記アンテナ用導体パターンが連続するコイル状で、その両端が上記2つの外部入出力電極に接続されていることを特徴とする請求項1記載のアンテナを内蔵するICカード。

【請求項3】上記ICチップが扁平状で、上記2つの外部入出力電極が上記ICチップの同一面側にあり、上記アンテナ用導体パターンが連続するコイル状態で、その両端が上記2つの外部入出力電極に接続され、その一端はカードの外周部を上記アンテナ用導体パターンが屈曲して上記外部入出力電極に接続されていることを特徴とする請求項1記載のアンテナを内蔵するICカード。

【請求項4】請求項1ないし3の何れか1つに記載のICカードの製造方法であって、フィルム状アンテナ回路基板面上に上記アンテナ用導体パターンを形成し、上記ICチップの入出力電極の1つが上記アンテナ用導体パターンの一端と接続されるように実装し、上記アンテナ回路基板面の少なくとも上記アンテナ用導体パターンの他端を含む部分を折り曲げ、当該他端が上記ICチップの入出力電極の他の1つの電極に接するように屈曲する工程をもつことを特徴とするICカードの製造方法。

【請求項5】請求項4記載のICカードの製造方法において、上記フィルム状アンテナ回路基板の少なくとも一部を屈曲する工程の際に、上記フィルム状アンテナ回路基板のアンテナ用導体パターンと上記フィルム状アンテナ回路基板の少なくとも一部以外のアンテナ用導体パターンの接触を回避するための絶縁層を形成する工程をもつことを特徴とするICカードの製造方法。

**【発明の詳細な説明】****【0001】**

【発明の属する技術分野】本発明は、アンテナを内蔵するICカード、更に詳しく言えば、ICチップとそのICの信号を外部の装置と無線で結合するためのアンテナを平面状基板に実装したICカード（非接触ICタグを含む）及びその製造方法に関する

**【0002】**

【従来の技術】従来知られているアンテナを内蔵するICカードは、図1(a)及び(c)に示すように、ICチップ70を実装したフィルム状アンテナ回路基板10

の一面に、アンテナ用導体パターン20が形成されている。アンテナ用導体パターン20はコイル状であり、アンテナ用導体パターン20の両端は、ICチップ70の2つの電極50及び60にそれぞれ接続されている。この場合に、導体パターン20がコイル（スパイラル）状であるために、図示のように、コイル20の内側端部を貫通孔30でアンテナ回路基板10の裏面に引き出し、裏面コイルパターン40に接続し、貫通孔35でフィルム10の表面に引き出し、接続部60に接続する。これによって、同一平面状での交差を回避している。

また、上記貫通孔30、35を用いない方法は、図1(c)のように、コイルの形状を巻き数を单一にして、ICチップ70の接続部50と接続部60とをアンテナ用導体パターン20の両端部に接続している（特開平11-16760号公報に記載されている。）。

**【0003】**

【発明が解決しようとする課題】前記図1(a)、(b)に示すICカードは、その製造において、貫通孔を設けることが必須であり、それに付随するメッキ行程及び裏面の接続配線行程が付加される。のために、アンテナ回路基板の製造コストが高くなる。また、図1(c)に示すICカードは、ICチップの2つの出入力端子接続は、チップの内側でコイル状導体パターン20の両端の接続を閉じるために、アンテナ用導体パターン20の巻き数及びチップサイズ等の制限を受け、そのICカードの応用範囲が制限される。

【0004】従って、本発明の目的は、上記課題を解決し、低コスト、高信頼性で、アンテナ構造の種類、ICチップのサイズにも影響されない、応用範囲が広いアンテナ内蔵ICカード提供することである。すなわち、貫通孔を設けることなく、また、コイルの巻数、チップサイズ、信頼性の劣化等に制限されないアンテナ内蔵ICカード及びその製造方法を提供することである。

**【0005】**

【課題を解決するための手段】上記目的を達成するため、本発明のアンテナを内蔵するICカードは、少なくとも2つの外部入出力電極をもつICチップと、上記2つの外部入出力電極に接続されたアンテナ用導体パターンとをもち、上記アンテナ用導体パターンが形成されアンテナ回路基板が上記ICチップの上下側に面接するようにした屈曲部をもつように構成される。ここで、ICカードは、ICチップが2つの端子のみで、識別用に使用される非接触ICタグを含む。

また、上記本発明のICカードを製造するため、本発明のICカードの製造方法は、フィルム状基板面上に上記アンテナ用導体パターンを形成し、上記ICチップの入出力電極の1つが上記アンテナ用導体パターンの一端と接続されるように実装し、上記アンテナ用導体パターンの他端を上記チップの入出力電極の他の1つの電極に接するように上記フィルム状基板の少なくとも一部を屈曲

する工程をもつ。すなわち、上記アンテナ用導体パターンの一部はフィルム状基板面と一緒に屈曲部を形成してICチップの電極に接続される。本発明によれば、上述の構成及び製造方法により、貫通孔を設けることなく、また、コイルの巻数、チップサイズ、信頼性の劣化等に制限されることなく課題は解決できる。すなわち、IC回路の一方の端子が接地端子となるICを用い、その取り出し電極をシリコン基板の裏面に設け、ICチップの2つの入出力端子を、表面と裏面からそれぞれ取り出すことができる。また、通常使用する2つの入出力端子がICチップ表面に形成されているICチップを用いても、折りたたみを2重に行うことにより解決できる。また、低抵抗のアンテナ用導体パターンの材料を用いても、酸化防止金属と銀ペーストを組み合わせることにより解決できる。

#### 【0006】

【発明の実施の形態】<実施の形態1>図2は本発明によるICカードの第1の実施形態の構造及び製造方法を説明する平面図及び断面図である。

【0007】図2(a)及び(b)は、本発明によるICカードの製造方法の一工程を説明する平面図である。連続する所定形状(長方形)のフィルム20及び100の一面に、銀ペーストのスクリーン印刷又は銅、アルミニウム等のエッチングによるアンテナ用導体パターン20をコイル状に形成する。フィルム20及び100は0.05~0.2mm程度の容易に折り曲げることができる材料が使用される。導体パターン20は0.05~1mm程度の幅で、銀ペースト銅アルミ薄膜が使用される。

アンテナ用導体パターン20の両端には、入出力接続部50及び入出力接続部60が存在する。次に、入出力接続部50上に、電気的接続するための異方導電フィルム80を仮圧着する。異方導電フィルム80上にICチップ70をその下側端子を入出力接続部50に、位置合わせをして、ICチップ70を仮圧着し固定する。ここで用いるICチップ70は、IC回路の接地端子を、シリコン基板から取り出す構造とすることにより、ICチップの2つの入出力端子を、表面と裏面からそれぞれ取り出したICチップを用いる。

【0008】図2(b)の絶縁用フィルム110を位置合わせして第1フィルム接着剤140が下になるよう合わせる。絶縁用フィルム110は、絶縁用フィルム開口部160が設けられており、上部入出力電極90が絶縁用フィルム開口部160を介して、入出力接続部60と接続できる構造としている。絶縁用フィルム110は入出力接続部60を折り返した時にコイルアンテナ20のショートを防止する。

【0009】その後、異方導電フィルム80を仮圧着し固定する、フィルム100(以下折り込み用フィルムと呼ぶ)を、フィルム10の表面に向かって折り込み部105の部分で折りたたむ。折り込み用フィルム100と

フィルム10は同サイズなので、折りたたむことにより自動的に位置合わせが完了する。入出力接続部60は0.1~数mm<sup>2</sup>であるため位置合わせは容易にできる。その後に、図2(c)の断面図の状態にして、ICチップの上下に熱をかけながら荷重をかけ、ICチップ70を電気的に導通させる。なお、図面は見易くするため厚さ方法を誇張して示しているため、左側はコの字型に曲げられているが、実際には湾曲した形となる。絶縁用フィルム110には、第1フィルム接着剤140、第2フィルム接着剤150を形成しているため、基板全体を加熱圧着して第1フィルム接着剤140、第1フィルム接着剤150により接着し、カード形態として完成させる。

【0010】上記の構造及び製造方法により、貫通孔を用いること無く、外側の入出力接続部60を折り返してアンテナ及びICチップを実装したICカードが得られる。また、アンテナ用導体パターン20は折り込み用フィルム100とフィルム10に同一印刷工程で実現され、折り込み用フィルム100を折り込むだけの工程で、簡単な製造方法により低コスト化ができる。

<実施の形態2>図3は本発明によるICカードの第2の実施形態の構造及び製造方法を説明する平面図及び断面図である。本実施形態は、アンテナ用導体パターン20の入出力端子50を含む部分のみを折り返して構成したものである。第1の実施形態の構成と実質的に同じ機能構成部には図2と同じ番号を付した。入出力接続部60上に、電気的接続するための異方導電フィルム80を仮圧着する。異方導電フィルム80上にICチップ70を入出力接続部60に、位置合わせをして、ICチップ70を仮圧着し固定する。その後、入出力接続部50にも、異方導電フィルム80を仮圧着し固定する。

【0011】次に、切り込み部130で分離された、折り込み用フィルム100を図3(b)の様に、折り込み部105、106の部分で折りたたむ。このとき、絶縁用フィルム110を配置することにより、コイル間の短絡は防止されている。次に、ICチップ70の上下に熱をかけながら荷重をかけ、ICチップ70を電気的に導通させる。最後に接着剤付フィルムで上下をはさみ、基板全体を加熱圧着してカード形態として完成させる。上述の構造及び方法により、貫通孔を用いること無く、内側の入出力端子を折り返してICチップを実装した非接触ICカードが得られる。

【0012】本発明のICカードにおけるアンテナパターンは、コイル状に限定されない。図4は、コイル状以外の形状のアンテナについて示し、上記同様にICチップの2つの入出力端子を、表面と裏面からそれぞれ取り出すICチップを用いて実装するが、フィルム10上のアンテナ用導体パターン20がコイル状でない形状を示す。なお、簡明のため、ICチップ部の表示は省略されている。

【0013】図4(a)は、1ターンのアンテナ構造を示した。ICチップを上記同様に実装した後、フィルム10の中心線から、出入力接続部50と出入力接続部60が破線105を折り込み部として重なり合う様に折りたたむ。ICチップの出入力電極と出入力接続部50と出入力接続部60は電気的な接続を行い、ICチップを実装した非接触ICカード及びタグが得られる。

【0014】図4(b)は、アンテナ用導体パターン20にアンテナスリット45を入れて形成したものを見た。これも、フィルム10の中心線105から、出入力接続部50と出入力接続部60が重なり合う様に折りたたむ。ICチップの出入力電極と出入力接続部50と出入力接続部60は電気的な接続を行い、ICチップを実装した非接触ICカード及びタグが得られる。

【0015】図4(c)は、ダイポールアンテナを示したものである。フィルム10の中心線105から、出入力接続部50と出入力接続部60が重なり合う様に折りたたむ。ICチップの出入力電極と出入力接続部50と出入力接続部60は電気的な接続を行い、ICチップを実装した非接触ICカードが得られる。

【0016】上記の方法により、貫通孔を設けることなく、また、コイルの巻数、チップサイズに制限されることなく、ICチップを実装した非接触ICカード及びタグが得られる。

<実施の形態3>図5は本発明によるICカードの第3の実施形態を説明する図である。

【0017】同図(a)及び(b)は、製造方法を説明する平面図で、(c)はICカードの断面図((a)のD-D'断面図)を示す。本実施形態はアンテナ用導体パターン20を2重巻きしたものである。

【0018】図5(a)のフィルム10上に、アンテナ用導体パターン20は、アンテナ用導体パターン20を向かい合わせた時に、コイルの巻き数が2倍になるように、中心で点対称に配置して形成する。出入力接続部60上に、異方導電フィルム80を仮圧着し固定する。異方導電フィルム80上に、ICチップ70を出入力接続部60に位置合わせをして、ICチップ70を仮圧着し固定する。出入力接続部50にも、異方導電フィルム80を仮圧着し固定する。上下のアンテナ用導体パターン20同士が接触しない為に、図5(b)に示す絶縁用フィルム110を、位置合わせして第1フィルム接着剤140が下になるように合わせる。この絶縁用フィルム110には絶縁用フィルム開口部160が設けられており、上部出入力電極90が絶縁用フィルム開口部160を介して、出入力接続部60と接続できる構造としている。フィルム10を矢印の方向のアンテナ用導体パターン20が向かい合う方向に、折り込み部105の部分で折りたたみ、ICチップ70を加熱圧着して電気的に接続する。最後に基板全体を加熱圧着して第1フィルム接着剤140、第1フィルム接着剤150により接着し、

カード形態として完成させる。

<実施の形態5>図6は本発明によるICカードの第5の実施形態を説明する図である。同図(a)及び(b)は、製造方法を説明する平面図を示す。本実施形態はアンテナ用導体パターン20を2重巻きしたものである。第4の実施形態と比べ、アンテナ用導体パターンの重なる形態において異なる。実質的に同じ構成、機能部には図5の同一部分と同じ番号を示す。なお、ICチップ部分については省略している。

【0019】フィルム10上にアンテナ用導体パターン20、第2アンテナ用導体パターン25、出入力接続部50、出入力接続部60を形成する。破線部105を折り込む。折り込んだ後は、同図(b)のように、アンテナ用導体パターン20、第2アンテナ用導体パターン25、出入力接続部50、出入力接続部60が重なりあつた状態になる。出入力接続部とコイルの交差部分以外は重なり合わないようにする。ここでは、アンテナ用導体パターンを説明したが、ICチップの接続及び絶縁、接着等は前記同様に行い、カード形態として完成させる。

【0020】上述の方法により、貫通孔を設けることなく、また、行程を増やすこともなく、コイルを2重することによって、巻数を2倍にしたアンテナ回路基板を実現し、さらに、アンテナ用導体パターンの形状を工夫することにより、寄生容量を増加させることなく、ICチップを実装した非接触ICカード及びタグが得られる。

<実施の形態6>図7は本発明によるICカードの第6の実施形態を説明する図である。同図(a)、(b)及び(c)は、製造方法を説明する平面図を示し、(d)は(c)のE-E'断面を示す断面図である。本実施形態は、ICチップの2つの電極がICチップの同じ平面側にある場合に適したものである。

【0021】図7(a)のフィルム10の表面に、アンテナ用導体パターン20を形成し、内側の出入力接続部50の近傍に、出入力接続部60を配置するために、絶縁用フィルム開口部180を設ける。第2折り込み用フィルム170を、出入力接続部bが裏側を向くように、第2折り込み部180の部分で折りたたむ。次に、折り込み用フィルム100をアンテナ用導体パターン20が裏側を向くように、折り込み部105の部分で折りたたむ。すなわち、(a)の第2折り込み用フィルム7(c)ム170の面は(a)平面に対し360度回転される。図7(b)に、折り込んだ状態を示した。ICチップ70の電極部を接続する為の、出入力接続部50、出入力接続部60が近接して設置できている。

【0022】図7(d)に示すように、ICチップ70の、出入力電極200及び出入力電極210は、出入力接続部50、出入力接続部60にそれぞれ、異方導電フィルム80を用い加熱圧着して電気的に接続される。最後に接着剤付フィルムで上下をはさみ、基板全体を加熱圧着してカード形態として完成させる。上記の方法によ

り、貫通孔を設けることなく、現在通常用いられている、ICチップ表面に入出力電極を形成しているICチップを用いたアンテナ回路基板を実現し、ICチップを実装した非接触ICカード及びタグが得られる。

【実施の形態7】図8は、ICチップを実装するアンテナ回路基板において、低抵抗を実現できる、銅、アルミニウム等を用いた時の、表面の酸化等による、接続信頼性低減を防止する接続構造を平面図及び一部断面図を示す。銅、アルミニウム等でアンテナ導体パターン20を形成した場合、低抵抗のアンテナ回路基板を実現できるが、金属表面の酸化は避けられない、特に高温高湿等の厳しい環境条件においては、接続信頼性の劣化が懸念される。

【0023】図8(a)、(b)のアンテナ導体パターン20の終端である入出力接続部50、入出力接続部60のそれぞれの上層に、酸化防止用金属220を形成し、さらにその上に銀ペーストを積層する、その後、異方導電フィルムを用いてICチップをアンテナ回路基板に実装して、酸化を防止し、さらに、接続信頼性の高い銀ペーストで接続することにより、低抵抗で接続信頼性の高いICチップを実装した非接触ICカード及びタグが得られる。

【0024】上記実施例では、低周波から高周波まで用いることのできる、入出力接続部の部分のみを積層する構造を示した。これは、高周波においては、アンテナ金属の1~2μmの表皮のみ信号電波が流れるため、コイル表面部分は低抵抗材料である必要がある。しかし、低周波で用いる場合は、コイル表面部分が低抵抗で有る必要が無いため、アンテナ用導体パターン及び入出力接続部のすべてを積層構造としてもかまわない。

【0025】また上記の酸化防止用金属は、Ti、Pt、Au、Ni、Ta、Ag等の金属を用いることができる、また、前記の金属の重ね膜、合金を用いても良い。

【0026】上記発明の実施の形態1~4では、ICチップの電気的接続条件において、異方導電フィルムを用いる方法を述べてきたが、電気的接続は半田、導電性接着剤、接着剤、金属一金属間の直接接合、合金接合のいずれの接合方式を用いても良い。

#### 【0027】

【発明の効果】ICチップの2つの入出力端子を、表面と裏面からそれぞれ取り出すことを可能としたICチップを用い、一方の終端接続部を、もう一方の終端接続部の上に折りたたみ、ICチップの上下の入出力端子電極と終端接続部をそれぞれ接続して、アンテナ回路基板にICチップを実装した非接触ICカード及びタグを得ることできる。アンテナ用導体パターンを同一平面上に、アンテナ用導体パターンの中心で、向かい合わせて折りたたんだ時に、コイルの巻き数が2倍になるように、中心で点対称に配置して形成することにより、2重巻きに

したアンテナ回路基板にICチップを実装した非接触ICカード及びタグを得ることできる。また、通常使用する2つの入出力端子がICチップ表面に形成されているICチップにおいても、折りたたみを2重に行うことにより、ICチップを実装した非接触ICカード及びタグを得ることできる。また、低抵抗のアンテナ用導体パターンの材料を用いても、酸化防止金属と銀ペーストを組み合わせることにより、ICチップを実装した非接触ICカード及びタグを得ることできる。

【0028】上記の方法により、貫通孔を設けることなく、また、コイルの巻数、チップサイズ、信頼性の劣化等に制限されることなくチップを実装した非接触ICカード及びタグを得ることできる。

#### 【図面の簡単な説明】

【図1】従来のICカードの構成を示す図である。

【図2】発明によるICカードの第1の実施形態を説明する平面図及び断面図である。

【図3】発明によるICカードの第2の実施形態を説明する平面図及び断面図である。

【図4】発明によるICカードの第3の実施形態を説明する平面図及び断面図である。

【図5】発明によるICカードの第4の実施形態を説明する平面図及び断面図である。

【図6】発明によるICカードの第5の実施形態を説明する平面図及び断面図である。

【図7】発明によるICカードの第6の実施形態を説明する平面図及び断面図である。

【図8】発明によるICカードの第7の実施形態を説明する平面図及び断面図である。

#### 【符号の説明】

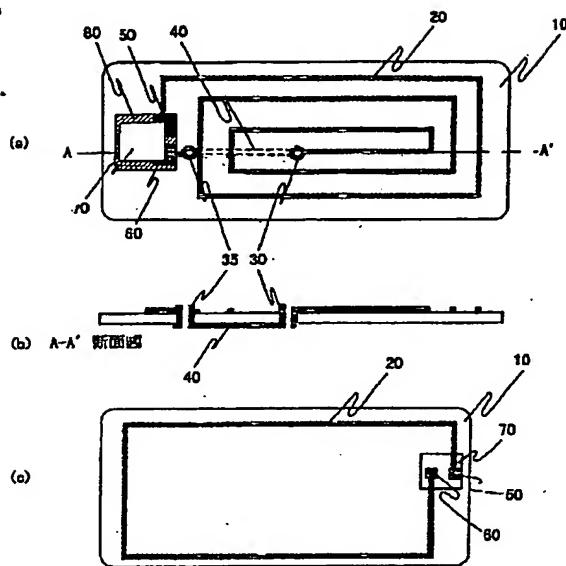
- 10 : フィルム
- 20 : アンテナ用導体パターン
- 25 : 第2アンテナ用導体パターン
- 30 : 貫通孔a
- 35 : 貫通孔b
- 40 : 裏面アンテナ用導体パターン
- 45 : アンテナスリット
- 50 : 入出力接続部a
- 60 : 入出力接続部b
- 70 : ICチップ
- 80 : 異方導電フィルム
- 90 : 上部入出力電極
- 100 : 折り込み用フィルム
- 105 : 折り込み部
- 110 : 絶縁用フィルム
- 120 : 下部入出力電極
- 130 : 折り込み用切り込み部
- 140 : 第1接着剤
- 150 : 第2接着剤
- 160 : 絶縁用フィルム開口部

170: 第2折り込み用フィルム  
180: 第2折り込み部  
190: フィルム開口部  
200: 入出力電極a

210: 入出力電極b  
220: 酸化防止金属  
230: 銀ペースト

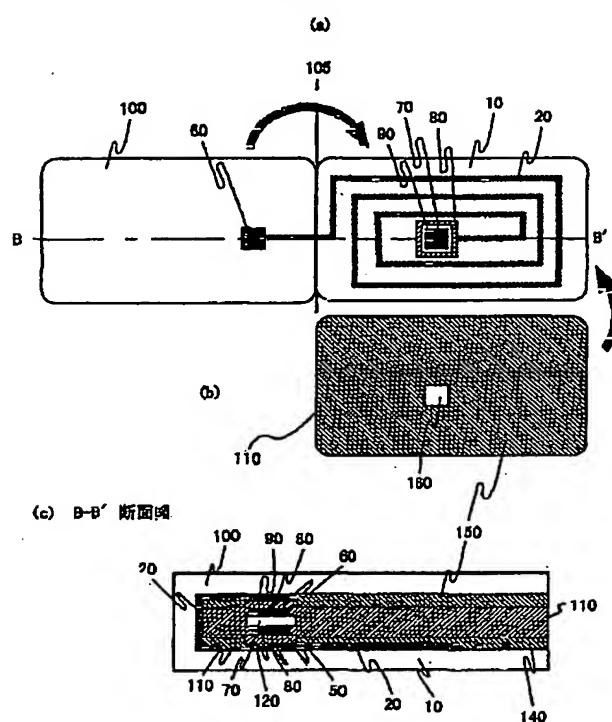
【図1】

図 1



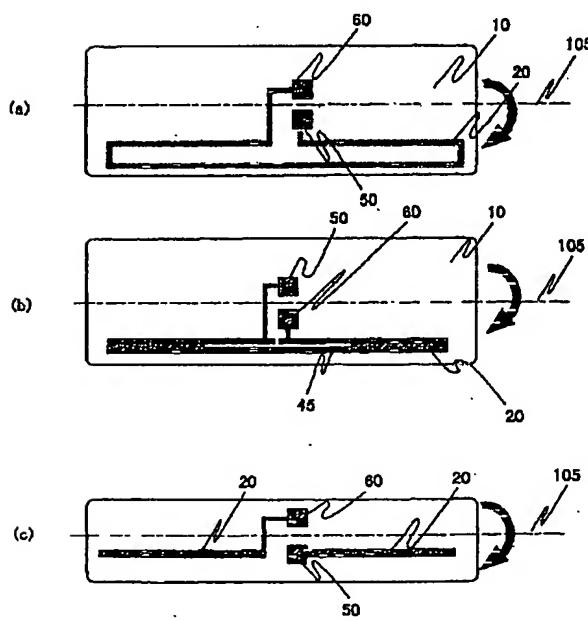
【図2】

図 2



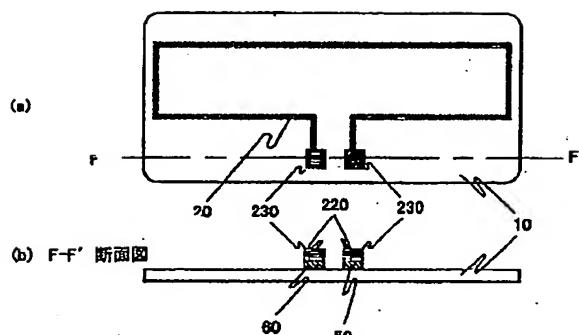
【図4】

図 4



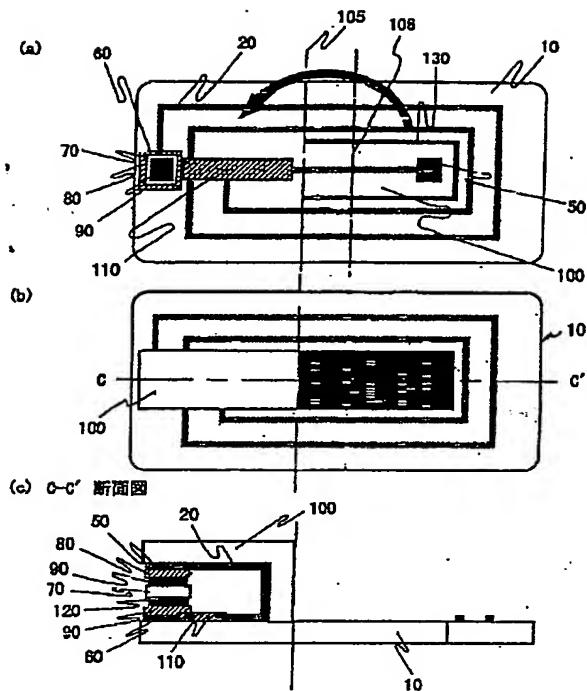
【図8】

図 8



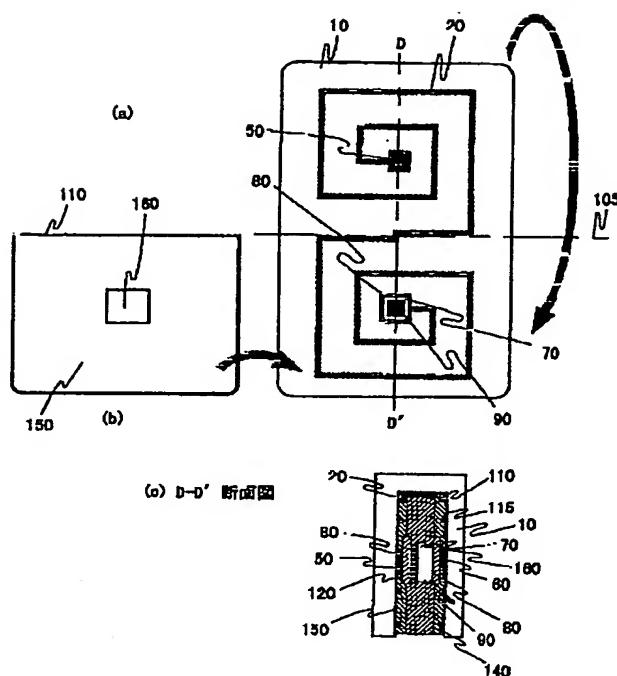
【図3】

図3



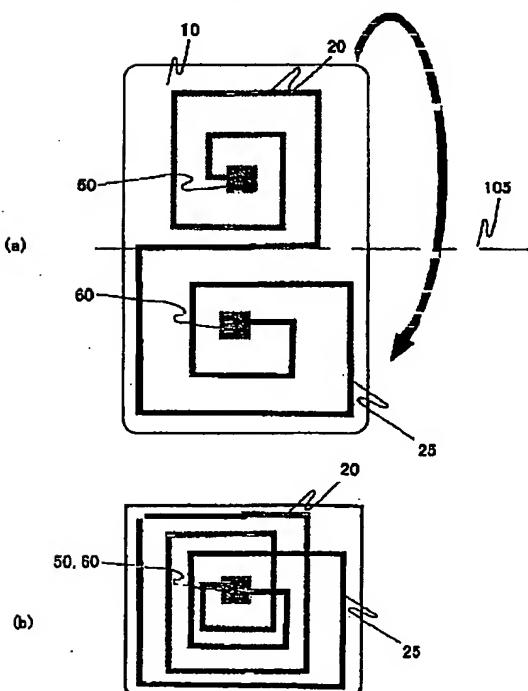
【図5】

図5



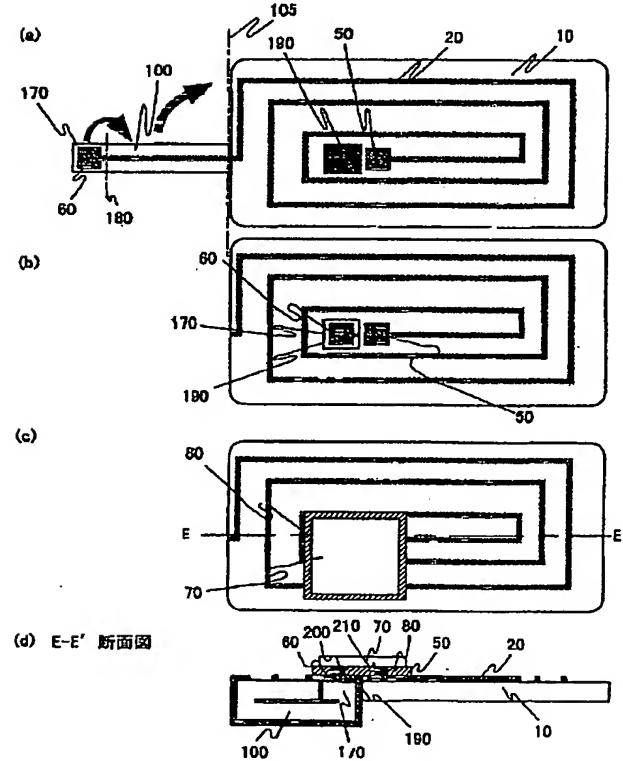
【図6】

図6



【図7】

図7



(8) 002-366917 (P2002-366917A)

フロントページの続き

(72)発明者 田勢 隆

F ターム(参考) 2C005 MA18 NA08 NA36